

Scope of Claim for Utility Model Registration

Data processing device comprising:

a host machine and a terminal machine

wherein the host machine comprises assigning means for assigning terminal identification data to each terminal

wherein the terminal machine comprises:

first storage means for storing terminal identification data assigned by the assigning means of the host machine as well as group identification data of a group to which the terminal machine belongs;

start control means for starting data processing when the group identification data of itself stored in the first storing means is input;

second storage means for collecting from the first storage means of another terminal machine and storing terminal identification data of the other terminal machine in the group to which the terminal machine belongs;

determining means for determining if an access request is from a terminal machine in a group to which the terminal machine does not belong according to the second storing means when an access is requested by another terminal; and

prohibiting means for prohibiting an access when the access request is determined to be from a terminal machine in a group to which the terminal machine does not belong.

Brief Description of the Drawings

Fig.1 is a function block diagram according to the present idea;

Fig.2 is a schematic diagram of one embodiment;

Fig.3 is a flow chart showing machine number assigning processing at a host side;

Fig.4 is a flow chart showing machine number assigning processing at a terminal side;

Fig.5 is a diagram showing communication process according to Figs. 3 and 4;

Fig.6 is a flow chart showing machine number registration processing for a machine in a store at a newly registered terminal side;

Fig.7 is a flow chart showing machine number registration processing for a machine in a store at a pre-registered terminal side;

Fig.8 is a diagram showing communication process according to Figs. 6 and 7;

Fig.9 is a flow chart showing usual processing at a terminal side; and

Fig.10 is a flow chart showing processing at a host side corresponding to settlement processing in Fig.9.

1-CPU, 3H₂-machine number assigning key, 3T₂-data input key, 3T₃-MAC key, 8-ROM, 9-RAM, H-host machine, T1 to Tn-terminal devices

⑫ 公開実用新案公報(U) 平2-27236

⑬ Int. Cl.⁵G 06 F 13/00
G 07 G 1/14
H 04 L 9/32

識別記号

3 5 7 A

庁内整理番号

7737
8610-3E

⑭ 公開 平成2年(1990)2月22日

7240-5K H 04 L 9/00

A

審査請求 未請求 請求項の数 1 (全6頁)

⑮ 考案の名称 データ処理装置

⑯ 実 願 昭63-102350

⑰ 出 願 昭63(1988)8月3日

⑱ 考 案 者 春 原 一 義 東京都西多摩郡羽村町栄町3丁目2番1号 カシオ計算機株式会社羽村技術センター内

⑲ 出 願 人 カシオ計算機株式会社 東京都新宿区西新宿2丁目6番1号

⑳ 代 理 人 弁理士 町田 俊正

㉑ 実用新案登録請求の範囲

ホスト機と端末機を有し、

上記ホスト機には、

各端末機に対し端末識別データを割当てる割当手段を備え、

上記端末機には、

自己の属するグループのグループ識別データと共に上記ホスト機の割当手段により割当てられた端末識別データを記憶する第1の記憶手段と、

この第1の記憶手段に記憶された自己のグループ識別データが入力されることによりデータ処理を開始させる開始制御手段と、

自己の属するグループ内の他の端末機の端末識別データを当該他の端末機の上記第1の記憶手段から収集して記憶する第2の記憶手段と、

他の端末機からアクセス要求がなされた際、上記第2の記憶手段に基づいて自己の属するグループ外の端末機からのアクセス要求であるか否かを判別する判別手段と、

この判別手段にて自己の属するグループ外の端末機からのアクセス要求であると判別された際、

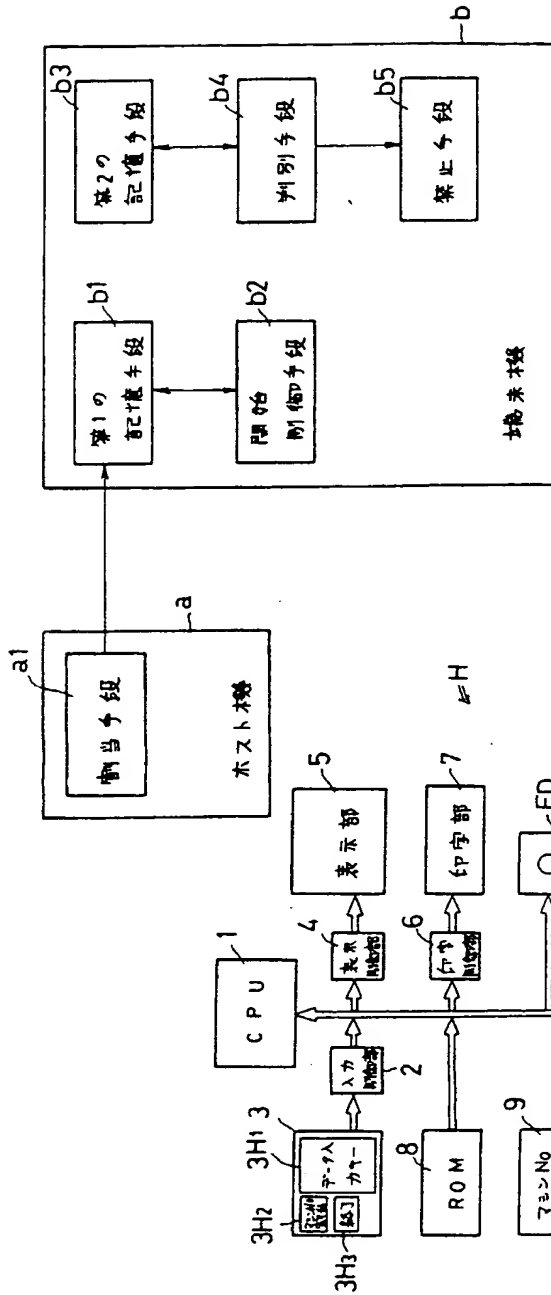
そのアクセスを禁止する禁止手段と、

を備えたことを特徴とするデータ処理装置。

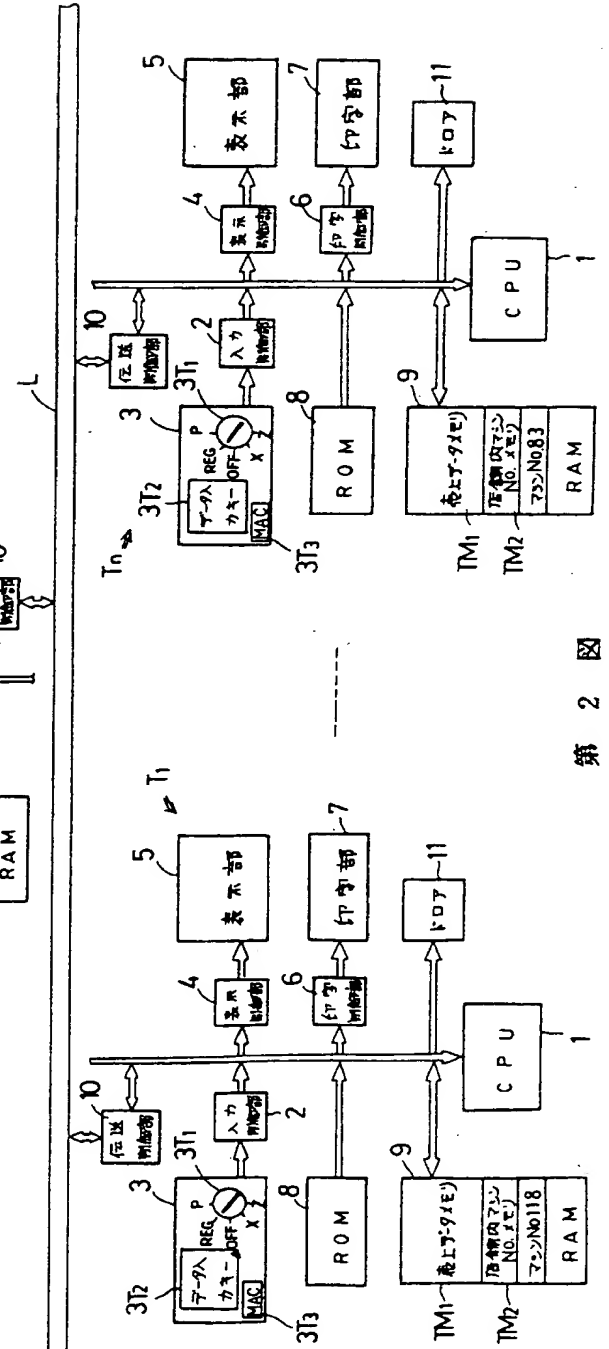
図面の簡単な説明

第1図はこの考案の機能ブロック図、第2図は実施例の構成図、第3図はホスト側のマシンNo.割当処理を示すフローチャート、第4図は端末側のマシンNo.割当処理を示すフローチャート、第5図は第3図および第4図に対応する通信手順を示す図、第6図は新規登録端末側の店舗内マシンNo.登録処理を示すフローチャート、第7図は既登録端末側の店舗内マシンNo.登録処理を示すフローチャート、第8図は第6図および第7図に対応する通信手順を示す図、第9図は通常の端末側の処理を示すフローチャート、第10図は第9図における精算処理に対応するホスト側の処理を示すフローチャートである。

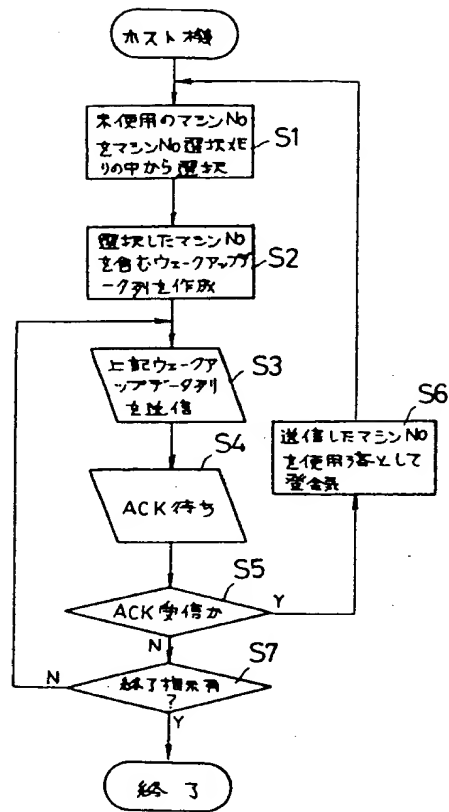
1……CPU、3 H₂……マシンNo.割当キー、3 T₂……データ入力キー、3 T₃……MACキー、8……ROM、9……RAM、H……ホスト機、T₁～T_n……端末機。



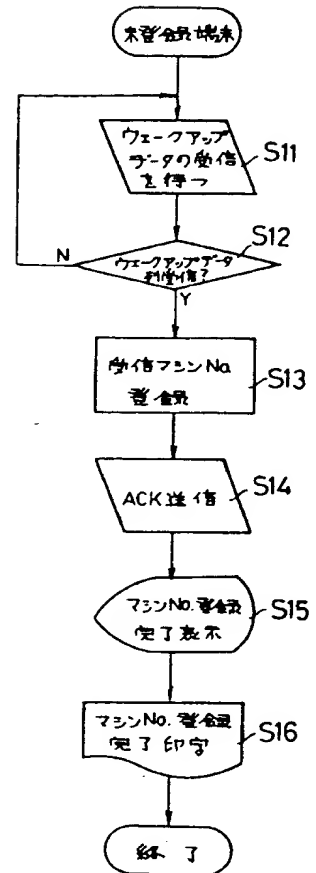
第 1 図



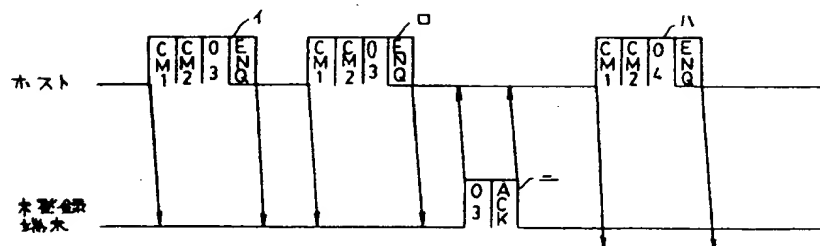
第 2 図



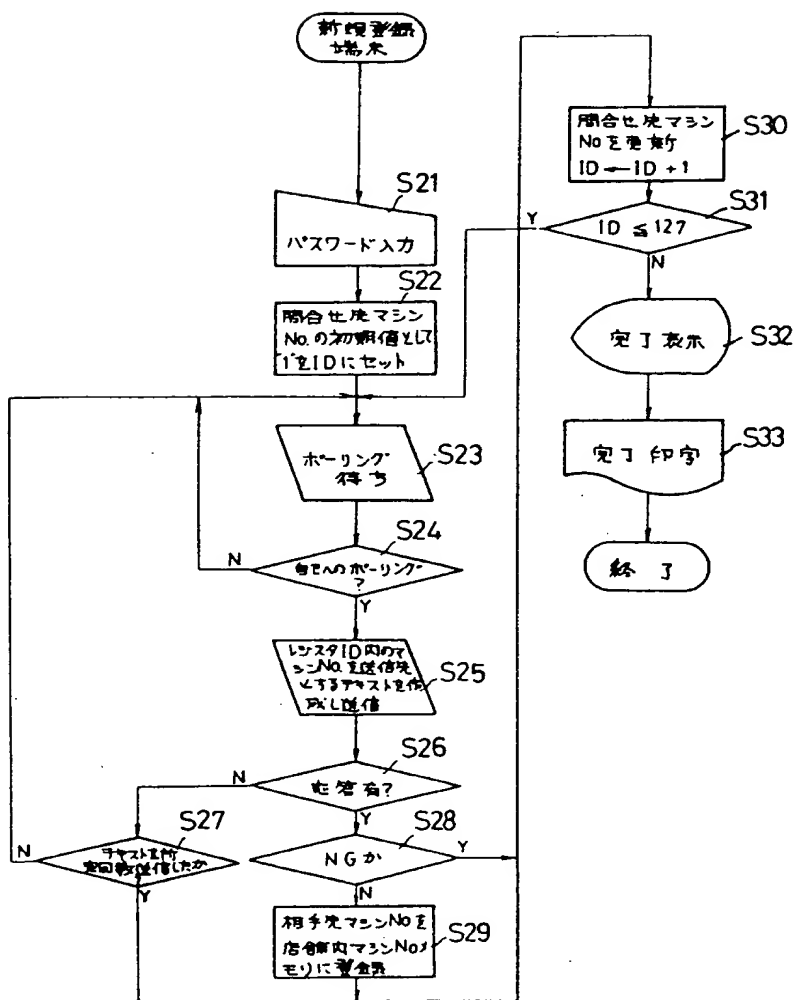
第 3 図



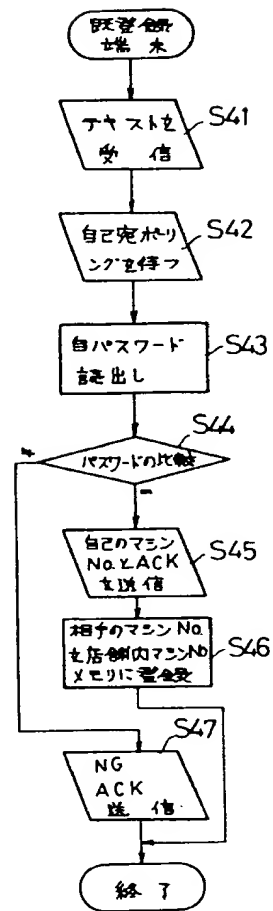
第 4 図



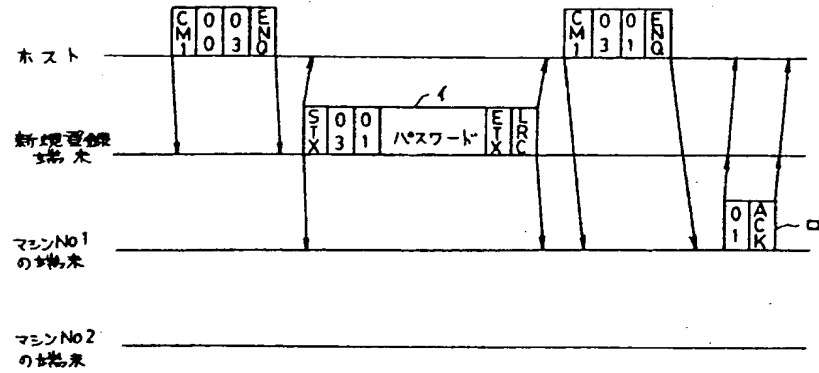
第 5 図



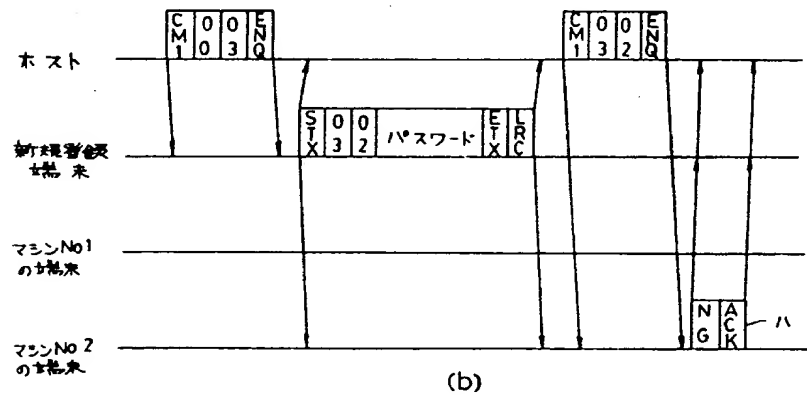
第 6 図



第 7 図

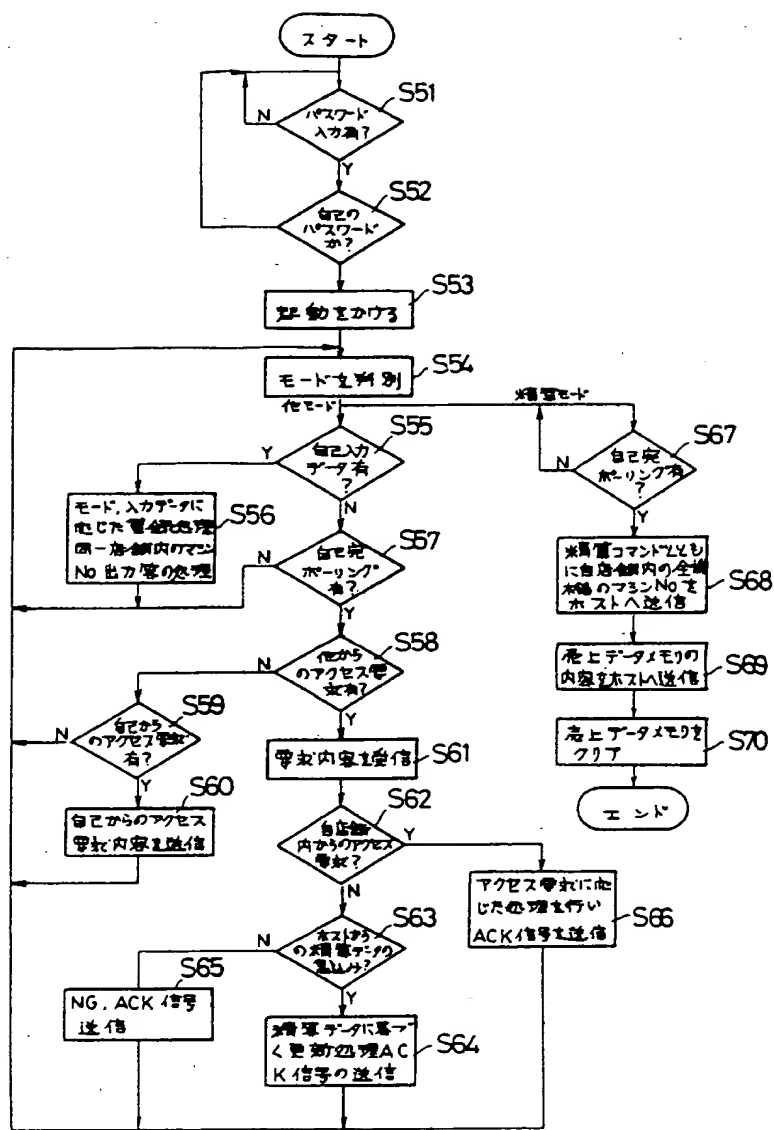


(a)

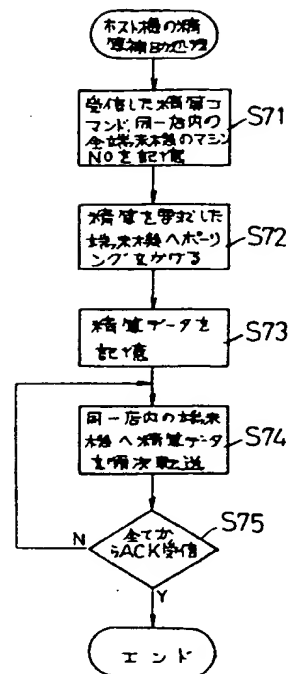


(b)

第 8 図



第 9 図



第 10 図